



ConCEPT, projet du pôle de compétitivité mondial System@TIC-Paris Région : un outil pour les systèmes électroniques embarqués du futur

Corbeil-Essonnes, le 7 décembre 2006.

Libellé du projet de coopération : ConCEPT : Conception et Co-Emulation sur Plateforme en Temps réel

Altis Semiconductor, spécialisée dans la fabrication de composants électroniques logiques avancés annonce sa participation en tant que pilote du projet de Conception et de Co-Emulation d'une Plateforme Temps réel dans le cadre du projet ConCEPT.

Le projet réunit 7 partenaires apportant chacun son expertise :

- PSA et VALEO pour le secteur automobile,
- CEA List, Thales et Dialog pour l'électronique et le software embarqués,
- Scaleo chip pour le design du circuit et de la plateforme,
- ALTIS pour l'apport de la technologie Silicium et de l'expertise inhérente aux fondeurs de silicium (diagnostics, analyse de défaillances, test, caractérisation).

L'objectif du projet ConCEPT est de développer et de livrer une plateforme qui réponde à des contraintes de prototypage rapide de systèmes sur silicium pour des applications embarquées telles que l'Automobile et les Télécommunications.

Il s'agit de mettre à la disposition de tous les acteurs de la chaîne (intégrateur / équipementier / concepteur et fournisseur de puces électroniques) un ensemble d'outils permettant la conception et la co-émulation de composants matériels et logiciels.

Le projet apporte, la possibilité de simuler très tôt, en temps réel, sur un matériel représentatif de la définition série, plusieurs hypothèses de systèmes sur silicium et de raccourcir ainsi les délais pour le développement du logiciel et pour la qualification du système complet.

Ces objectifs permettront :

- De répondre à la complexité croissante des systèmes électroniques embarqués (poids dans le coût du produit final, le niveau de qualité requis pour des délais de mise sur le marché de plus en plus court)
- D'adopter une meilleure méthodologie pour la pérennité des solutions.
- L'optimisation entre les ressources logicielle et matérielles pour garantir une solution industrielle compétitive.

La participation d'Altis Semiconductor au pôle de compétitivité System@TIC-Paris Région s'inscrit dans sa stratégie industrielle de diversification de ses applications. Le réseau, créé par le pôle de compétitivité, offre l'opportunité à Altis, grâce à sa compétence reconnue dans le développement de SOC « System on a Chip », de compléter les développements initiés par les autres partenaires en termes de logiciels, et ainsi de fournir une offre technologique globale et performante sur le plan technique, économique et qualitatif.

A propos d'Altis Semiconductor

Altis Semiconductor est une joint-venture née du rapprochement d'Infineon Technologies et d'IBM Microelectronics. Créée en juillet 1999, cette compagnie emploie environ 2 000 personnes au cœur d'Essonne Nanopole. Ce campus industriel et technologique européen de 3 000 personnes est situé à Corbeil-Essonnes, au sud de la région parisienne.

Spécialisée dans la fabrication de semi-conducteurs haut de gamme, Altis Semiconductor maîtrise la technologie Cuivre (0.18 m, 0.13µm et au-delà), la fabrication des eDRAM avancées (ou mémoires embarquées), celle des eFlash. La société s'est également lancée depuis 2003 dans la Recherche et Développement avec un programme sur les « mémoires du futur » (MRAM, CBRAM).

Depuis sa création, Altis Semiconductor a investi près de 1 Milliard Euros afin de se doter des outils les plus performants pour répondre à la demande de ses clients (leaders dans les domaines de l'informatique, des télécoms et de l'électronique Grand Public).

Contacts presse :

Catherine NGUYEN

Tél. 01-60-90-92-11

Email : catherine.nguyen@altissemiconductor.com